

Průběh obhajoby diplomové práce:

Vysvětlek funkce FPGA obvodu a srovnajte s FIFO. *[Signature]*

Možnost měření počtu kanálů osciloskopu. *[Signature]*

Způsob synchronizace osciloskopu. *[Signature]*

Členové zkušební komise:

- Prof. Ing. Pavel Sovka, CSc.
- Prof. Ing. Jiří Pinker, CSc.
- Doc. Ing. Jiří Skála, Ph.D.
- Ing. Jan Balcar
- Doc. Dr. Ing. Vjačeslav Georgiev
- Doc. Ing. Jiří Hammerbauer, Ph.D.
- Dr. Ing. Jiří Hospodka
- Doc. Ing. Ivan Konečný, CSc.
- Ing. František Kostka, CSc.
- Ing. Kamil Kosturik, Ph.D.
- Ing. Vladimír Pavlíček, Ph.D.
- Prof. Ing. Milan Štork, CSc.
- Ing. Jiří Vacátko
- Ing. Aleš Voborník, Ph.D.

[Signatures of committee members: Sovka, Pinker, Skála, Balcar, Georgiev, Hammerbauer, Hospodka, Konečný, Kostka, Kosturik, Pavlíček, Štork, Vacátko, Voborník]

Klasifikace: velmi dobře

Datum obhajoby: 27. května 2015

.....
podpis zkoušejícího

