

Seznam autorových publikací

Seznam autorových publikací prezentovaných na mezinárodních konferencích (chronologicky)

- [A1] KOŠAN, T. *Basic entities for motor control implemented in VHDL*. In 2011 International Conference on Applied Electronics. Plzeň : Západočeská univerzita v Plzni, 2011, s. 197–200. ISBN 978-80-7043-987-6.
- [A2] KOŠAN, T., MOLNÁR, J., STREIT, L., POLÁČEK, L., PEROUTKA, Z. *Complete Design of Down-Scale Prototype of Mining Machine Converter based on Four-Level Voltage-Source Converter with Flying Capacitors*. In EPE PEMC 2012 ECCE Europe - 15th International Power Electronics and Motion Conference and Exposition. New York : IEEE, 2012, s. ISBN 978-1-4673-1971-3.
- [A3] KOŠAN, T., PEROUTKA, Z., GLASBERGER, T. *Multi-level Converter Interface - A New Hardware Platform For Multi-level Converters Development*. In 2012 International Conference on Applied Electronics. Plzeň : Západočeská univerzita v Plzni, 2012, s. 143–147. ISBN 978-80-261-0038-6.
- [A4] BEDNÁŘ, B., STREIT, L., KOŠAN, T. *Diagnostic tool for Lithium and Lead-Acid Battery*. In 4th International Conference on Clean Electrical Power Renewable Energy Resources Impact. New York : IEEE, 2013, s. 84–86. ISBN 978-1-4673-4430-2.
- [A5] JANÍK, D., KOŠAN, T., GLASBERGER, T., PEROUTKA, Z. *Comparison of control solutions for control of four-level converter with flying capacitors*. In 2013 International Conference on Applied Electronics. Pilsen : University of West Bohemia, 2013, s. 117–120. ISBN 978-80-261-0166-6.
- [A6] JANÍK, D., KOŠAN, T., KAMENICKÝ, P., PEROUTKA, Z. *Universal Precharging Method for dc-Link and Flying Capacitors of Four-Level Flying Capacitor Converter*. In Proceedings of the IECON 2013 - 39th Annual Conference of the IEEE Industrial Electronics Society. Vienna : IEEE, 2013, s. 6320–6325. ISBN 978-1-4799-0223-1.
- [A7] KOŠAN, T., ZEMAN, M., STREIT, L., PEROUTKA, Z., JANÍK, D. *Active Voltage Balancing Control with Phase Disposition PWM for 4-level Flying Capacitor Converter*. In EPE 13 ECCE Europe. Brussel : EPE Association, 2013, s. P.1–P.8. ISBN 978-90-75815-17-7.
- [A8] ŠMÍDL, V., NEDVĚD, R., KOŠAN, T., PEROUTKA, Z. *FPGA Implementation of Marginalized Particle Filter for Sensorless Control of PMSM Drives*. In Proceedings of the IECON 2013 - 39th Annual Conference of the IEEE Industrial Electronics Society. Vienna : IEEE, 2013, s. 8219–8224. ISBN 978-1-4799-0223-1.
- [A9] JANÍK, D., KOŠAN, T., BLAHNÍK, V. et al. *Complete solution of 4-level Flying Capacitor Converter for Medium-Voltage Drives with Active Voltage Balancing Control with Phase-Disposition PWM*. In the 16th Conference on Power Electronics and Applications, EPE'14-ECCE Europe. 2014.
- [A10] JANÍK, D., KOŠAN, T., SADSKÝ, J. *Implementation of SVPWM algorithm without trigonometric functions*. In 2014 International Conference on Applied Electronics. 2014, s. 131–134. ISBN 978-80-261-0276-2.
- [A11] ŠMÍDL, V., NEDVĚD, R., KOŠAN, T., PEROUTKA, Z. *FPGA Implementation of Rao-Blackwellized Particle Filter and its Application to Sensorless Drive Control*. In IFAC 2014 - 19th World Congress of the International Federation of Automatic Control. 2014, s. 8669–8674.

Seznam autorových publikací prezentovaných na českých konferencích (chronologicky)

- [A12] KOŠAN, T. *Vývoj JTAG emulátoru pro regulátory s DSP Texas Instruments C2000*. In *Elektrotechnika a informatika 2009. Část 2., Elektronika*. Plzeň : Západočeská univerzita, 2009, s. 75–79. ISBN 978-80-7043-809-1.
- [A13] KOŠAN, T. *Nízkoúrovňová řídicí jednotka pro výkonovou část čtyřúrovňového měniče s plovoucími kondenzátory implementovaná do CPLD*. In *Elektrotechnika a informatika 2011. Část 2. Elektronika*. Plzeň : Západočeská univerzita v Plzni, 2011, s. 55–58. ISBN 978-80-261-0015-7.
- [A14] KOŠAN, T. *Univerzální galvanicky oddělený JTAG emulátor pro procesory Texas Instruments s podporou programování CPLD a FPGA*. In *Elektrotechnika a informatika 2012. Část 2., Elektronika*. Plzeň : Západočeská univerzita v Plzni, 2012, s. 71–74. ISBN 978-80-261-0119-2.
- [A15] BEDNÁŘ, B., STREIT, L., KOŠAN, T. *Diagnostický nástroj pro Li-Ion a olověné baterie*. In *Elektrotechnika a informatika 2013. Část 2., Elektronika*. Plzeň : Západočeská univerzita, 2013, s. 5–8. ISBN 978-80-261-0232-8.
- [A16] JANÍK, D., PEROUTKA, Z., KOŠAN, T. *Řídicí platforma pro víceúrovňové měniče s FPGA a DSP: koncepce řízení 4L-FLC měniče*. In *Elektrické pohony : XXXIII. konference*. Praha : Česká elektrotechnická společnost, 2013, s. 1–6. ISBN 978-80-02-02457-6.
- [A17] STREIT, L., DRÁBEK, P., KOŠAN, T. *Simulace tramvaje se systémem akumulace energie*. In *Elektrické pohony : XXXIII. Konference*. Praha : Česká elektrotechnická společnost, 2013, s. 1–8. ISBN 978-80-02-02457-6.

Seznam autorových funkčních vzorků (chronologicky)

- [A18] MOLNÁR, J., KOŠAN, T. *Aktivní filtr PFC na principu měniče step-down*, 2009.
- [A19] MOLNÁR, J., KOŠAN, T. *Budič tyristorového třífázového můstkového usměrňovače s řídicí a zobrazovací jednotkou*, 2009.
- [A20] KOŠAN, T. *JTAG adaptér pro DSP Texas Instruments*, 2010.
- [A21] KOŠAN, T. *Modulární regulátor pohonu s asynchronním motorem na bázi FPGA Altera Cyclone II*, 2010.
- [A22] MICHALÍK, J., MOLNÁR, J., KOŠAN, T. *Redukce pro připojení modulu SKiiP k číslicovému regulátoru*, 2010.
- [A23] MICHALÍK, J., MOLNÁR, J., KOŠAN, T. *Univerzální budič IGBT pro čtyři větve střídače*, 2010.
- [A24] MICHALÍK, J., MOLNÁR, J., PEROUTKA, Z., KOŠAN, T. *Regulátor jednofázového proudového pulzního usměrňovače založený na regulátoru fázového posunu*, 2010.
- [A25] MICHALÍK, J., MOLNÁR, J., PEROUTKA, Z., KOŠAN, T. *Regulátor jednofázového proudového pulzního usměrňovače založený na regulátoru fázového posunu s korekcí*, 2010.
- [A26] MOLNÁR, J., KOŠAN, T. *Třífázový můstkový tyristorový usměrňovač*, 2010.
- [A27] KOŠAN, T. *Modul budiče čtyřúrovňového střídače s plovoucími kondenzátory založený na CPLD*, 2011.
- [A28] KOŠAN, T. *Transparentní USB izolátor odolný proti EMI*, 2011.
- [A29] KOŠAN, T. *Univerzální izolovaný JTAG adaptér verze 4*, 2011.
- [A30] MOLNÁR, J., KOŠAN, T. *Testovací modul A/D převodníku mapovaného do adresního prostoru pro TMS320F2812*, 2011.

- [A31] MOLNÁR, J., KOŠAN, T., KRÁL, V., STREIT, L. *Měnič Měnič 4L-FLC 20kW 20kW*, 2011.
- [A32] KOŠAN, T. *JTAG emulátor s galvanickým oddělením, seriovou linkou a fail-safe funkcí*, 2012.
- [A33] KOŠAN, T. *MLC interface - Interface pro víceúrovňové měniče a výpočetně náročné algoritmy řízení*, 2012.
- [A34] KOŠAN, T., POLÁČEK, L. *Hlavní řídicí karta systému REMCS - MCU01*, 2012.
- [A35] MOLNÁR, J., KOŠAN, T., STREIT, L. *Tříhladinový NPC napěťový střídač*, 2012.
- [A36] MOLNÁR, J., STREIT, L., KOŠAN, T. *Tříhladinový NPC napěťový pulzní usměrňovač*, 2012.
- [A37] KOŠAN, T. *Mikrokontrolerový modul pro vývojový kit MLC interface s TMS320F28335*, 2013.
- [A38] KOŠAN, T. *Mikrokontrolerový modul pro vývojový kit MLC interface s TMS570LS3137*, 2013.
- [A39] KOŠAN, T., BEDNÁŘ, B. *Mikrokontrolerový modul pro vývojový kit MLC interface s TMS320F2812*, 2013.
- [A40] KOŠAN, T., MOLNÁR, J., STREIT, L. *Čtyřúrovňový napěťový střídač s plovoucími kondenzátory (4L-FLC)*, 2013.
- [A41] MOLNÁR, J., KOŠAN, T., STREIT, L. *Čtyřúrovňový napěťový usměrňovač s plovoucími kondenzátory (4L-FLC)*, 2013.
- [A42] MOLNÁR, J., KOŠAN, T., STREIT, L. *Čtyřúrovňový nepřímý frekvenční měnič s plovoucími kondenzátory (4L-FLC)*, 2013.
- [A43] MOLNÁR, J., KOŠAN, T., STREIT, L. *Sestava tříhladinového NPC frekvenčního měniče*, 2013.

Seznam autorových výzkumných zpráv (chronologicky)

- [A44] KOŠAN, T. *Nízkoúrovňový kontrolér pro čtyřúrovňový měnič implementovaný v CPLD*. Plzeň : Západočeská univerzita v Plzni, FEL, 2011. Číslo zprávy: 22190-015-2011.
- [A45] KOŠAN, T. *JTAGv5 - JTAG emulátor nové generace*. Plzeň : Západočeská univerzita v Plzni, FEL, 2012. Číslo zprávy: 22160-002-2012.
- [A46] KOŠAN, T. *MLC interface - vývojový kit pro víceúrovňové měniče s procesorem a FPGA*. Plzeň : Západočeská univerzita v Plzni, FEL, 2012. Číslo zprávy: 22190-010-2012.
- [A47] KOŠAN, T. *Nízkoúrovňový kontrolér pro tříúrovňový NPC/ANPC měnič implementovaný v CPLD*. Plzeň : Západočeská univerzita, Plzeň, 2012. Číslo zprávy: 22190-033-2012.
- [A48] KOŠAN, T. *Střídač 4L-FLC s aktivním balancováním: Odladění pro vyšší napětí a proudy*. Plzeň : Západočeská univerzita v Plzni, FEL, 2012. Číslo zprávy: 22190-046-2012.
- [A49] ZEMAN, M., JANÍK, D., KOŠAN, T., PEROUTKA, Z. *Aktivní balancování 4L-FLC měniče s využitím samostatné balancovací jednotky*. Plzeň : Západočeská univerzita v Plzni, FEL, 2012. Číslo zprávy: 22190-071-2012.
- [A50] JANÍK, D., KAMENICKÝ, P., KOŠAN, T., PEROUTKA, Z. *Studie metod přednabíjení plovoucích kondenzátorů FLC měničů*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22190-002-2013.
- [A51] JANÍK, D., KOŠAN, T., PEROUTKA, Z. *Test vybrané metody přednabíjení plovoucích kondenzátorů na prototypu FLC měniče*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22190-016-2013.
- [A52] KAMENICKÝ, P., JANÍK, D., KOŠAN, T., PEROUTKA, Z. *Vektorové řízení asynchronního motoru s měničem 4L-FLC*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22190-055-2013.

- [A53] KOŠAN, T. *Mikrokontrolerový modul TMS320F28335 pro MLC interface*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22160-002-2013.
- [A54] KOŠAN, T. *Mikrokontrolerový modul TMS570LS3137 pro MLC interface*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22160-003-2013.
- [A55] KOŠAN, T. *Univerzální měřicí desky pro víceúrovňové měniče*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22190-042-2013.
- [A56] KOŠAN, T., BEDNÁŘ, B. *Mikrokontrolerový modul TMS320F2812 pro MLC interface*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22160-006-2013.
- [A57] PEROUTKA, Z., JANÍK, D., KOŠAN, T. *Optimalizovaný návrh PD-PWM modulátoru pro MLC interface*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22190-001-2013.
- [A58] UZEL, D., BLAHNÍK, V., KAMENICKÝ, P., KOŠAN, T. *Pohon s asynchronním motorem: Experimentální studie se čtyřúrovňovými měniči*. Plzeň : Západočeská univerzita v Plzni, FEL, 2013. Číslo zprávy: 22190-037-2013.

Seznam autorova softwaru (chronologicky)

- [A59] KOŠAN, T. *PLD loader*. 2012.
- [A60] KOŠAN, T. *RALM - RICE Altium Library Manager*. 2012.
- [A61] KOŠAN, T. *RICE stock*. 2012.
- [A62] KOŠAN, T., CHLÁDEK, S. *RATS DB - RICE Automated Test System database frontend*. 2012.
- [A63] JANÍK, D., KOŠAN, T., PEROUTKA, Z. *Univerzální blokový modulátor pro řízení víceúrovňových měničů implementovaný v obvodu FPGA*. 2013.

