



Hodnocení diplomové práce oponentem

Název práce:	Vývojový modul s programovatelným logickým polem FPGA		
Student:	Bc. Vít KUTHAN	Std. číslo:	E11N0057P
Oponent:	Ing. Bc. Richard Linhart		

Kritéria hodnocení práce oponentem	Max. body	Přidělené body
Splnění zadání práce (posuzuje se i stupeň kvality splnění)	25	5
Odborná úroveň práce	50	10
Interpretace výsledků a jejich diskuze, příp. aplikace	15	5
Formální zpracování práce, dodržování norem	10	5

Hodnocení obsahu a kvality práce, připomínky:

Velmi minimalistická práce obsahuje popis několika faktů týkající se programovatelných logických polí, výrobce Altera a řady Altera Cyclone II. Bohužel není zde dostatek informací k posouzení, zda bylo splněno zadání.

Chybí konkrétní popis vstupních požadavků na navrhované zařízení, důvod provedených voleb a úkonů při návrhu a shrnutí, které vstupní požadavky se podařilo či nepodařilo splnit, jakých parametrů bylo dosaženo, apod. Práce obsahuje schéma zapojení, chybí však jakákoli informace o navržené DPS, což je pro aplikaci FPGA zcela zásadní věc, která ovlivní použitelnost celého modulu. Také chybí konkrétní popis konektorů, rozmístění signálů a jejich parametrů.


Text obsahuje řadu formálních nedostatků, jako jsou špatné názvy kapitol (např. Header), chybí číslování kapitol, překlepy a špatné citace pramenů.

Dotazy oponenta k práci:

- 1) Jak byly proudově dimenzovány stabilizátory napětí? Pro jaký případ použití FPGA vyhoví? Je možné napájecí zdroje zkoušet naprázdno? (Bez osazení FPGA?)
- 2) Jaký smysl a účel má rozhraní USB na FPGA modulu? Jak je toto rozhraní připojeno k FPGA a jakým způsobem má být obsluhováno?
- 3) Jakým způsobem zajišťujete rozvedení napájení k vývodům FPGA, umístění blokovacích kondenzátorů a rozvedení logických signálů? Kolikvrstvou DPS použijete?

Diplomovou práci hodnotím klasifikací **dobře** (podle klasifikační stupnice dané směrnicí děkana FEL)

Dne: 20.5.2013


.....
podpis oponenta práce